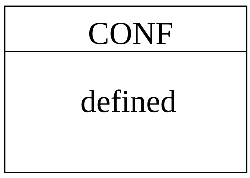
Objet Configuration

Contents

1 Introduction

Cette page décrit le cycle de vie de l'objet '**configuration**'. Cet objet représente les paramètres de l'expérience.

2 Cycle de vie



2.1 Etat *defined*

Cet objet existe préalablement au système d'information. Il est utilisé (en lecture seulement) par le traitement controler.

Remarque: Par la suite le système d'information pourra intégrer une interface graphique pour construire cet objet. Le découpage en traitement indépendants devrait faciliter l'automatisation des expériences.

2.2 Destruction

Le système d'information ne détruit pas cet objet (lecture seule).

3 Stockage

Cet objet est stocké dans le fichier :
.../lc.conf

4 Grammaire

L'information respecte la pseudo grammaire suivante :

Remarque : Quel format d'enregistrement des information est le plus complet ? ie: à partir duquel peut-on générer les autres ?

- *DAQ*
  - *Activation des cartes frontales*
    - association des détecteurs aux ADC (Adressage via un entier)
    - dire quels ADC sont activés (bits) **voir avec Jacques**
    - nombre de VA par ADC (entier)
  - remise à zéro des FIFO du FPGA **(booléen ?)**
  - nombre d'évènements (entier)
  - racine du nom du fichier (string)
  - numéro de l'acquisisiton (entier)
  - format d'enregistrement des informations : XML, Root, Hex (bits)
  - type d'acquisition (bits exclusifs) :
    - *Acquisition des piédestaux* (bit)
    - *Acquisition* (bit)
      - nom du fichier des piédestaux (string)
    - type de test laser (bits exclusifs) :
      - scan en position (bit)
      - scan en amplitude (bit)
      - scan en largeur (bit)
- *VA1*
  - *Chip*
    - Hold-PeakInTime **(octets ?)**
    - 13 paramètres du VA **(?)**
  - *ADC*
    - référence ADC **(?)**
    - TestIO **(Cf ADC doc)**
    - Output mode **(bit ?)**
    - Dynamique **(bit ?)**
    - Mode **(bits ?)**

Figure 1: *modèle de flux conceptuels*