Chassis

Dans sa version finalisée, la caméra HESS2 sera équipée de 3 châssis PCI.

- Châssis **Acquistion**
  - segment **Slow Control** comprenant 1 cartes processeur (big) et 2 cartes **slc**.
  - segment **Fifo Data** comprenant 1 carte processeur (zora) et 4 cartes **fifo**.
- Châssis **Trigger**
  - 1 carte processeur (émilie)
  - 1 carte **trigger management**
  - 9 cartes **trigger** (1 pour chaque tranche de 11 secteur de la caméra)
- Châssis **Sécurité**
  - 1 carte processeur (bunny)
  - beaucoup de cartes en provenance du LAPP

Les carte processeur sont fournies par la société CES. Cette même société fournit le compilateur-croisé ELDK via un CDROM contenant aussi de la doc.

Voici l'énumération des cartes contrôleur en notre possession :

	Rev	module	rev	serial	host cpu	ver	speed	command	boot	desc
c10	5.4	4068 DE		425	PPC 7457	1.02	1000 Mhz	16/09/09	n1n9	spare
c11	5.4	4068 DE		426	PPC 7457	1.02	1000 Mhz	16/09/09	n1n9	spare
c12	5.4	4068 DE		423	PPC 7457	1.02	1000 Mhz		n1n41	zora
c13	5.4	4068 DE		424	PPC 7457	1.02	1000 Mhz		n1n41	émilie
c14	5.3	4065 AD	FE	2514	PPC 750	83.02	500 Mhz			
c15	4.9	4068 BE	EC	206	PPC 7455	3.04	800 Mhz		n1n9	locMod
c16	5.3	4068 DE	BA	270	PPC 7457	1.02	1000 Mhz		n1n41	big
c17	5.3	4068 DE	BA	271	PPC 7457	1.02	1000 Mhz		n1n41	bunny
c18	5.3	4068 DE	BA	273	PPC 7457	1.02	1000 Mhz		n1n9	testPm
c19	5.3	4068 DE	BA	272	PPC 7457	1.02	1000 Mhz		n1n9	camera

Sur ces 8 cartes, *c14* datant de HESS1 n'est plus utilisable et une *c15* s'est avérée incompatible sur un châssis partagé et aussi avec certains drivers.