2011/10/24

Contents

1 Meeting 2011-10-24

1.1 État des lieux (Vincent)

- Qu'est-ce qu'on fait avec la version actuelle, comment réduire les divergences ?
- Qu'est-ce qu'on met dans la nouvelle version ?
- IPNL: demander à lyon de garder à jour la branche (bypass thradSlc, callback, buffer)
- LLR ECAL: faire une branche (fonctions read/write bas niveau)
- LLR DHCAL: faire une version prod (via TAG) et une version dev (masques, relecture, revue de code config)

Parallélisation de l'envoie des config reste à faire.
3 Bancs de tests:

- LLR SDHCAL DIF0 + DIF ECAL: banc de test dédié à l'acquisition.
- LLR ECAL FW dev3 (2 détecteurs interchangeables).
- CERN SDHCAL (déménagé à Lyon fin Novembre, test Avril) => revenir à l'USB + distribution de l'horloge via CCC/LDA/DCC/DIF.
- Prévu avec la GigaDCC.

Outils de contrôle de Muriel:

- Bouton lancer un RUN ? (réponse: Configuration + start CCC)

TODO:

- Prévoir des créneaux et un reset distant pour le banc CERN SDHCAL.
- Demander à Guillaume de passer à la Dev3 au plus vite.
- Discuter sur la politique d'affectation des ressources pour les Threads.
- Demande sur le banc de test SDHCAL: Laisser en état 15 DIF, 5 DCC, 2 LDA.
- Online: Dev LLR + Test LLR via standalone avant intégration XDAQ.

1.2 LibLDA v2.5

6 mois de dévellopement

- 2 canaux: SLC + DAQ (l'aiguillage en sortie de LDA n'existe pas).
- Proposition Service Online: Passer d'une librairie à un serveur.
- Proposition Elec: ODR (2 ans)
- Base de donnée (sortie de la libLDA et envoyé par SLC via XML)
- Documenter la nouvelle version.
- Trouver un nom.